

本器は、2つのアナログ信号を受信し、それらの積に比例する信号を出力する変換器です。例えば、粘度の温度補正、密度の温度補正などに用いることができます。なお、MLSタイプは、入力-出力-電源間が相互に絶縁されております。(ただし、入力信号相互間には非絶縁です)

## 特長

- 信号源抵抗、受信抵抗の影響を受けにくい高信頼設計
- 絶縁耐圧AC2000V
- DINレール取付、壁面取付両用のプラグイン形

## 型式

WAP

出荷時はK1=100 K2=100

△左記以外をご希望の場合は、ご指定ください。

MLD	掛算器	非絶縁
MLS		絶縁

電源電圧	
1	AC100V ± 10% (50/60Hz)
2	AC200V ± 10% (50/60Hz)
3	DC24V ± 10%
4	AC110V ± 10% (50/60Hz)
5	AC220V ± 10% (50/60Hz)

演算式	
WAP-MLD, MLS	
$C = (\frac{K_1}{100} \times A) \times (\frac{K_2}{100} \times B)$ K1, K2: 10~100% A, B, C: 0~100%	
K1, K2の係数は出荷時設定です。出荷後は変更できません。	

入力信号		入力抵抗
11	DC0~100mV	1MΩ
12	DC0~1V	1MΩ
13	DC0~5V	1MΩ
14	DC1~5V	1MΩ
15	DC0~10V	1MΩ
32	DC0~1mA	100Ω
33	DC0~10mA	50Ω
34	DC0~16mA	50Ω
35	DC0~20mA	50Ω
36	DC4~20mA	50Ω
99	上記以外 お問い合わせください 電流入力: 20mA以下 スパン: 10μA~20mA 電圧入力: 300V以下 スパン: 10mV~300V	

出力信号		許容負荷抵抗
A	DC4~20mA	750Ω以下
B	DC1~5mA	3kΩ以下
C	DC2~10mA	1.5kΩ以下
D	DC0~1mA	15kΩ以下
E	DC0~10mA	1.5kΩ以下
F	DC0~16mA	937Ω以下
G	DC0~20mA	750Ω以下
H	DC1~5V	2.5kΩ以上
J	DC0~10mV	10kΩ以上
K	DC0~100mV	100kΩ以上
L	DC0~1V	500Ω以上
N	DC0~5V	2.5kΩ以上
P	DC0~10V	5kΩ以上
S	上記以外 お問い合わせください 電流出力: 20mA以下 電圧出力: 10V以下	

## 仕様

**入力信号** 直流電流/電圧(2入力)(入力信号間是非絶縁)

**出力信号** 直流電流/電圧

**基準精度** ±0.2%fs(23℃にて)

**応答時間** 200ms(0~90%)

**許容負荷抵抗** 電流出力: 出力端子間の電圧降下15V以下  
電圧出力: 負荷電流2mA以下  
※出力1Vfs未満は1μA以下

**ゼロ調整** ±10%fs(電流出力タイプは0mA以下は無し)

**スパン調整** 90~110%fs

**使用温湿度範囲** -5℃~+60℃ 90%RH以下(非結露)

**温度特性** ±0.02%fs/℃

**絶縁抵抗** 100MΩ以上(DC500V)  
入力-出力-電源各端子間相互(絶縁タイプ)  
入力-電源端子間(非絶縁タイプ)

**耐電圧** AC2000V 1分間  
入力-出力-電源各端子間相互(絶縁タイプ)  
入力-電源端子間(非絶縁タイプ)

**消費電力(電流)** 約4VA(AC)、約140mA(DC)

**外形寸法** 97(H)×51(W)×126(D)mm

**質量** 約440g

**構造** プラグイン(本体部とソケット部で構成)

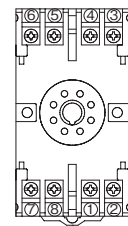
**結線部位** ベースソケットのM3.5セムスネジ部(締付トルク0.8N・m)

**ケース色・材質** アイボリー色・耐熱性ABS樹脂(UL94V-0)

**取付方法** DINレール取付または壁面取付

**外形図** 外形寸法図Ⅱ-1参照

**端子配列**



No.	記号	内容
1	OUTPUT	+
2		-
3	INPUT (A)	+
4		-
5	INPUT (B)	+
6		-
7	POWER	U(+)
8		V(-)